



## Convocatoria para la incorporación de personal investigador, personal técnico o gestor de la investigación a cargo del capítulo VI

### Oferta de contratación

#### Título de la oferta

92/2022 - Contrato para dar soporte al grupo de investigación de Ingeniería Electrónica (GEE), dentro del proyecto de investigación "Sistemas adaptativos en hardware de redes neuronales profundas para procesamiento inteligente de audio (DEEPHARD)"

### Investigador principal

Nombre: Miguel Jesús

Primer apellido: Roca

Segundo apellido: Adrover

Centro: Departamento de Ingeniería Industrial y Construcción

### Datos sobre el contrato

#### Objeto del contrato

Dar soporte al paquete WP5 del proyecto, dedicado al desarrollo de un prototipo demostrativo de hardware de un sistema de procesamiento de sonido basado en técnicas de aprendizaje automático y acelerado mediante sistemas de computación no convencionales.

Categoría: R2 - Doctor

Titulación: Doctorado o equivalente

Área de conocimiento: Ingeniería

Subárea: Ingeniería Electrónica

#### Datos sobre el tipo de contrato

Tipo de contrato: Duración determinada

Tipo de jornada: Completa

Horas semanales: 37,5

Horario de trabajo: 9:00-16:30

#### Plazo para presentar las solicitudes

De lunes, 05 de diciembre de 2022 hasta martes, 20 de diciembre de 2022

Fecha prevista de inicio de contrato: Lunes, 13 de Febrero de 2023

Fecha prevista de finalización de las tareas objeto del contrato: Jueves, 30 de Noviembre de 2023



## Proyecto de investigación / Convenio

Tipo de actividad: Proyecto

Organismo financiador: MINISTERI DE CIÈNCIA I INNOVACIO

Convocatoria: Projectes d'I+D per a la realització de proves de concepte - FONS PRTR

Programa: Projectes d'I+D per a la realització de proves de concepte

Referencia / Código oficial: PDC2021-121847-100

Número de plazas: 1

## Requisitos de la persona a contratar

### Perfil/Titulación

Doctor en ingeniería electrónica o áreas afines

### Requisitos específicos

Conocimiento y experiencia en diseño digital (VHDL, Verilog,...), y experiencia en el uso de FPGA y diseño microelectrónico (Cadence, Mentor graphics,...)

### Requisitos de idiomas

Castellano, catalán e inglés

Experiencia requerida: -

### Requisitos de experiencia previa

Se valorará experiencia en el sector del diseño microelectrónico y en investigación, innovación y desarrollo en el ámbito de la ingeniería electrónica

## Información adicional

Retribuciones mensuales y seguros: 1.800,00 €

### Proceso de selección

Según el artículo 8 del ACUERDO NORMATIVO 14540 del día 15 de junio de 2022 por el que se aprueba la normativa que regula la contratación con cargo al capítulo 6 del presupuesto de la Universidad del personal investigador, así como del personal técnico o gestor de la investigación.

Se valorará la valía de los candidatos en base al currículum presentado por los mismos.

Criterios de elegibilidad:

- Méritos curriculares en el campo (máx. 40 puntos).
- Titulaciones en el área especializada (máx. 20 puntos), otras titulaciones (máx. 5 puntos).
- Video currículum y, si procede, entrevista personal (máx. 20 puntos).
- Experiencia en el campo (máx. 15 puntos). Por ejemplo: > 3 años (10 puntos), < 3 años (5 puntos).
- Otros méritos (máx. +5 puntos). Por ejemplo: cartas de recomendación.

Umbral de elegibilidad: 60 puntos.

### Comisión de selección

- i. El vicerrector competente en materia de investigación (o persona en quien delegue), que la presidirá.
- ii. La persona responsable (o persona en quien delegue).
- iii. Los miembros de la Comisión Evaluadora de la Investigación del Área de Investigación (CARAI).
- iv. Uno o más miembros expertos en la temática en la que se enmarca la contratación, si procede, elegidos por el presidente de la comisión.
- v. El jefe de servicio de FORHU (o persona en quien delegue), que actuará como secretario, con voz pero sin voto.

### Comentarios adicionales

-  
*Proyecto de referencia PDC2021-121847-I00 financiado por MCIN/AEI /10.13039/501100011033 y por la Unión Europea Next GenerationEU/ PRTR.*

